

Prime specifiche sulla futura Radeon RX 7950 XT



LINK (<https://www.nexthardware.com/news/schede-video/9553/prime-specifiche-sulla-futura-radeon-rx-7950-xt.htm>)

La prossima ammiraglia AMD "RDNA 3" avrà una potenza di calcolo superiore del 60% rispetto alla RX 6900 XT.



Da poche ore sono apparse in rete quelle che "potrebbero essere" le specifiche della più potente delle schede video AMD di prossima generazione, ovvero la Radeon RX 7950 XT.

Le "presunte" specifiche sono state pubblicate da [Greymon55](https://twitter.com/Greymon55/status/1509766399803109381) (<https://twitter.com/Greymon55/status/1509766399803109381>) e sono in linea con le precedenti indiscrezioni, ma sembra che AMD stia pianificando di introdurre più SKU Navi 31 nella prossima famiglia della serie Radeon RX 7000.

[Olrak29](https://twitter.com/Olrak29/status/1419702500945371150) (<https://twitter.com/Olrak29/status/1419702500945371150>) è riuscito ad assemblare un diagramma a blocchi del chip basandosi su tutte le voci che circolavano su Twitter.



Sembra che AMD abbandonerà lo schema CU (Compute Units) a favore di WGP (Work Group Processors) sulle sue GPU RDNA 3 di nuova generazione.

Le unità SIMD32 si combinano per formare 7.680 core per GCD e 15.360 core in totale.

Ogni GPU dovrebbe inoltre disporre di 4 collegamenti di connessione alla memoria (32 bit), ovvero di un totale di 8 controller di memoria a 32 bit per un'interfaccia (bus) a 256 bit.

Non sappiamo se questa sia la velocità di clock massima, ma è superiore dell'11% rispetto a quella della Radeon RX 6900 XT e fornisce 38,4 TFLOP di potenza di calcolo FP32 effettiva, un miglioramento del 67% rispetto a quest'ultima.

Tirando le somme, la gamma di schede grafiche Radeon RX con GPU AMD RDNA 3 "Navi 3X" dovrebbe offrire un miglioramento delle prestazioni fino a 3 volte rispetto alla attuale offerta RDNA 2, un grande balzo in avanti che, in abbinamento a tecnologie come FSR 2.0 e Ray Tracing di nuova generazione, dovrebbe alimentare una competizione molto accesa con NVIDIA, mentre Intel si sta già facendo sotto.