

TSMC a 5nm e non Samsung per RTX 40



LINK (<https://www.nexthardware.com/news/schede-video/9424/tsmc-a-5nm-e-non-samsung-per-rtx-40.htm>)

Design monolitico e arrivo in Q4 2022 per le nuove GPU con architettura Lovelace di NVIDIA.

Secondo Kopite7kimi, un "leaker" piuttosto attendibile, quanto affermato nel mese di luglio da Greymon55 (un altro leaker meglio conosciuto per i contenuti AMD), ovvero che NVIDIA stia pianificando di utilizzare il processo produttivo TSMC N5 \rightarrow e non Samsung per la propria nuova architettura Lovelace, risponde a verità .



A differenza di AMD, NVIDIA non prevede di utilizzare un design multi-chip-module/chiplet (MCM) per la sua prossima serie mantenendo un design monolitico per i chip, almeno la GPU di punta nota come AD102.

GPU	TU102	GA102	AD102
Architettura	Turing	Ampere	Ada Lovelace

Processo produttivo	TSMC 12nm NFF	Samsung 8nm	5nm
Graphics Processing Clusters (GPC)	6	7	12
Texture Processing Clusters (TPC)	36	42	72
Streaming Multiprocessors (SM)	72	84	144
CUDA Cores	4608	10752	18432
TFLOPs	16.1	37.6	~ 80 TFLOPs?
Flagship SKU	RTX 2080 Ti	RTX 3090	RTX 4090?
TGP	250W	350W	400-500W
Data di lancio	Sep. 2018	Sept. 20	2022 (TBC)

Per quanto concerne le specifiche di AD102, con dimensioni di 600 mm² ed un TGP di 400/450W, si ipotizzano ben 18432 CUDA Core e prestazioni quasi doppie rispetto a GA102.