



## Elpida sviluppa i primi chip SDRAM DDR3 a 25nm

# ELPIDA

**LINK (<https://www.nexthardware.com/news/ram-memorie-flash/3580/elpida-sviluppa-i-primi-chip-sdram-ddr3-a-25nm.htm>)**

Prevista per il mese di luglio la produzione di massa dei chip SDRAM DDR3 con tecnologia a 25nm.

Elpida annuncia di aver recentemente sviluppato il primo chip di SDRAM DDR3 con tecnologia a 25nm e che è pronto per la spedizione dei primi campioni ai produttori di memorie.

Le SDRAM DDR3 a 25nm hanno una densità di memoria di 2Gb, lavorano alla frequenza standard DDR3-1866, ma sono in grado di operare con soli 1,35V secondo lo standard DDR3L-1600.

Rispetto al processo produttivo a 30nm, la nuova tecnologia di processo a 25nm sviluppata da Elpida richiede una minore superficie delle celle ( il 30% in meno per bit).

Il chip, inoltre, consuma il 15% in meno di corrente in fase operativa ed il 20% in meno quando è in condizioni di idle.

La resa per wafer del nuovo processo produttivo è maggiore del 30% rispetto al processo a 30nm.

Entro la fine del 2011 Elpida prevede, inoltre, di iniziare la produzione in volumi di chip SDRAM DDR3 4Gb a 25nm con un'aumento della resa produttiva per wafer pari al 44% rispetto all'attuale produzione basata su tecnologia a 30nm.

↔

Part Number	EDJ2104BFSE / EDJ2108BFSE
Manufacturing Process	25nm CMOS
Memory Density	2G-bit
Data Width	x4-bit / x8-bit
Data Transfer Rate	1866Mbps and higher
Supply Voltage (VDD)	1.5V, 1.35V (Low voltage)
Operating Case Temperature Range (TC)	0 to 95°C

↔

↔