



nexthardware.com

a cura di: Gian Paolo Collalto - giampa - 17-08-2010 11:40

## Tutto quello che avreste voluto sapere sulle memorie SDRAM: ma non avete mai osato chiedere ...



nexthardware.com  
your ultimate professional resource

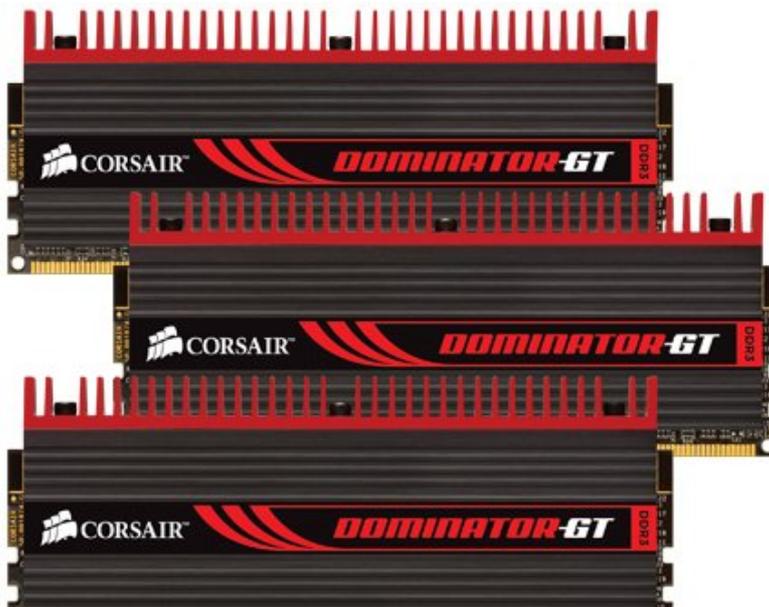
**LINK (<https://www.nexthardware.com/news/ram-memorie-flash/2653/tutto-que-lo-che-avreste-voluto-sapere-sulle-memorie-sdram-ma-non-avete-mai-osato-chiedere-.htm>)**

Accurata analisi condotta da Anandtech sul funzionamento delle memorie.

Anandtech ha pubblicato un interessante articolo sul funzionamento delle memorie SDRAM e l' utilizzo sulle attuali piattaforme, analizzando in maniera approfondita gli ICs migliori e più diffusi e le impostazioni relative.

Per chi voglia soddisfare in maniera professionale la propria sete di conoscenza sul mondo delle SDRAM, questo articolo sarà una vera e propria manna dal cielo perchè essenziale e ben scritto.

↔





↔

Scontato, per gli addetti ai lavori, il giudizio finale:

*From what we can tell, the next generation of performance processors from Intel are going to move over to a 256-bit wide (quad channel) memory controller, leaving little need for ultra-high frequency memory kits. Thus we re-iterate something many have said before: a top priority when it comes to improving memory ICs and their respective architectures should be to focus development on reducing absolute minimum latency requirements for timings such as CAS and tRCD, rather than chasing raw synthetic bandwidth figures or setting outright frequency records at the expense of unduly high random access times.*

Dubbi sulla possibilità che la nuova architettura Sandy Bridge possa far fare il salto di qualità nella gestione delle memorie.

Al link in calce potete trovare l' articolo completo.

↔

↔

↔