

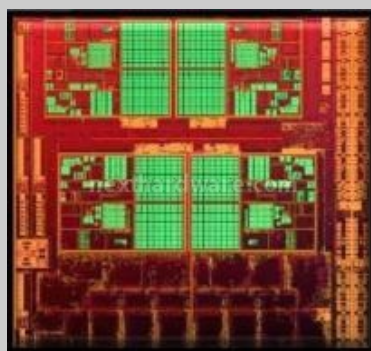
AMD: primo die shot di Fusion



LINK (<https://www.nexthardware.com/news/processor-chipset/1681/amd-primo-die-shot-di-fusion.htm>)

Interessante immagine da AMD.

L'integrazione on-die di diversi tipi di processore è una strada che stanno percorrendo sia Intel che AMD. Dopo le immagini di Clarkdale, ora è il turno di AMD, la quale mostra il die shot di Llano, prima cpu Fusion per desktop.



AMD Llano die shot

Il processore integra 4 core x86 che richiamano il die Propus. Sono presenti inoltre 6 cluster SIMD da 80 stream processor ciascuno, per un totale di 480 unità di calcolo. Le cpu x86 mancano di cache di terzo livello ma sono dotate di 2 MB di cache di secondo livello (512 kb per core). La conta totale dei transistor è di circa 1 miliardo prodotti, in questo caso, con processo produttivo a 32 nm SOI.